## (19) 世界知的所有権機関 国際事務局



## 

## (43) 国際公開日 2005 年2 月24 日 (24.02.2005)

PCT

## (10) 国際公開番号 WO 2005/018080 A1

(51) 国際特許分類7:

rCı

H02M 7/5387

(21) 國際出願番号:

PCT/JP2004/010962

(22) 国際出願日:

2004年7月30日(30.07.2004)

(25) 国際出願の言語:

日太縣

(26) 国際公開の言語:

日本語

(30) 優先権データ:

特顯2003-294412

2003年8月18日(18.08.2003) Л

(71) 出願人(米国を除く全ての指定国について): 株式会社 安川智禮 (KABUSHIKI KAISHA YASKAWA DENKI) [JP/JP]; 〒8060004 福岡県北九州市八幡西区黒崎城石 2番1号 Fukuoka (JP). (72) 発明者; および

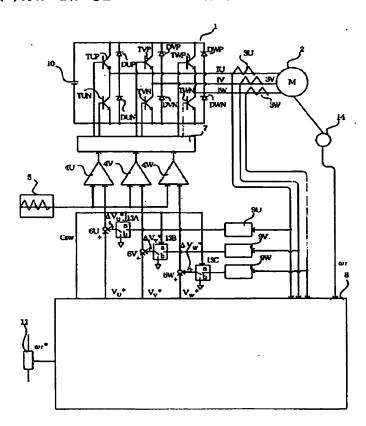
(75) 発明者/出願人 (米国についてのみ): 山本 陽一 (YA-MAMOTO, Yolchi) [JP/JP]; 〒8060004 福岡県北九州市八幡西区風崎城石2番1号 株式会社安川電機内 Fukuoka (JP). 田中 正城 (TANAKA, Masashiro) [JP/JP]; 〒8060004 福岡県北九州市八幡西区風崎城石2番1号 株式会社安川電機内 Fukuoka (JP). 中村 茂和 (NAKA-MURA, Shigekazu) [JP/JP]; 〒8060004 福岡県北九州市八幡西区風崎城石2番1号 株式会社安川電機内 Fukuoka (JP). 末武 寛士 (SUETAKE, Hiroshi) [JP/JP]; 〒8060004 福岡県北九州市八幡西区風崎城石2番1号株式会社安川電機内 Fukuoka (JP).

(81) 指定国 (表示のない限り、全ての種類の国内保護が可能): AE, AG, AL, AM, AT, AU, AZ, BA, BB, BG, BR, BW, BY, BZ, CA, CH, CN, CO, CR, CU, CZ, DE, DK, DM, DZ, EC, EE, EG, ES, FI, GB, GD, GE, GH, GM, HR, HU, ID, IL, IN, IS, KE, KG, KP, KR, KZ, LC, LK, LR, LS, LT,

/続葉有)

(54) Title: VOLTAGE SOURCE INVERTER CONTROL METHOD

(54) 発明の名称: 電圧形インパータの制御方法



(57) Abstract: A method for determining variation of dead time in an easy manner with a high accuracy, and a voltage source inverter control method capable of preventing unstable phenomenon. In a method for controlling a voltage source inverter of PWM system comprising a power semiconductor element whose voltage magnitude, frequency and phase can be controlled, voltage error information for each of the polarities of phase currents of the inverter is stored before an operation, and the voltage error information is read, during the operation, to correct the voltage error by compensating for it in accordance with a voltage command value or the pulse width of a PWM command signal.